



ГОСУДАРСТВЕННЫЙ СТАНДАРТ  
СОЮЗА ССР

# МИКРОСХЕМЫ ИНТЕГРАЛЬНЫЕ

РЯД ПИТАЮЩИХ НАПРЯЖЕНИЙ

ГОСТ 17230—71  
[СТ СЭВ 1624—79]

Издание официальное

Цена 3 коп.

ГОСУДАРСТВЕННЫЙ КОМИТЕТ СССР ПО СТАНДАРТАМ  
Москва

## МИКРОСХЕМЫ ИНТЕГРАЛЬНЫЕ

Ряд питающих напряжений

Integrated microcircuits,  
Supply voltage range

ГОСТ

17230-71\*

[СТ СЭВ 1624-79]

Постановлением Государственного комитета стандартов Совета Министров СССР от 25 октября 1971 г. № 1753 срок введения установлен

с 01.07.72

Проверен в 1986 г.

Несоблюдение стандарта преследуется по закону

1. Настоящий стандарт распространяется на интегральные микросхемы, работающие при номинальных значениях питающих напряжений до 200 В, и устанавливает номинальные значения питающих напряжений, а также допускаемые отклонения питающих напряжений от номинальных значений.

Стандарт не распространяется на интегральные микросхемы, работающие в широком диапазоне питающих напряжений (охватывающих 2 или более номинальных напряжений).

Стандарт полностью соответствует СТ СЭВ 1624-79 и Публикации МЭК 147-OD и 147-OE.

(Измененная редакция, Изм. № 2, 4).

2. Номинальные значения напряжений должны соответствовать следующему ряду: 1,2; 1,3\*; 1,5\*; 2,4; 3,0; 4,0; 4,5\*; 5,0; 5,2\*\*; 6,0; (6,3); 9,0; 12,0; (12,6); 15,0; 18,0; 24,0; 27,0; 30,0; 36,0; 48,0; 60,0; 100; 150; 200 В.

Примечание. Значения, приведенные в скобках, в новых разработках микросхем не применять.

(Измененная редакция, Изм. № 1, 2, 4).

\* Значения напряжений, предназначенные для интегральных микросхем, работающих с химическими источниками питания. Значение напряжения 4,5 В в технически обоснованных случаях предназначено также для сверхскоростных и матричных интегральных микросхем.

\*\* Номинальные значения напряжения применять в технически обоснованных случаях для микросхем типа ЭСЛ.

Издание официальное

Перепечатка воспрещена

★  
\* Переиздание (март 1987 г.) с Изменениями № 1, 2, 3, 4, утвержденными в сентябре 1973 г., ноябре 1975 г., августе 1980 г., июне 1986 г.  
(ИУС 9-73, 12-75, 10-80, 10-86).

3. Допускаемые отклонения питающих напряжений от номинальных значений должны выбираться из ряда:  $\pm 5$ ,  $\pm 10$ ,  $\pm 20\%$ .

Для отдельных прецизионных интегральных микросхем в технически обоснованных случаях допускается отклонение питающего напряжения от номинального значения в пределах  $\pm 5\%$ .

(Измененная редакция, Изм. № 2).

---

Редактор *В. С. Бабкина*  
Технический редактор *М. М. Герасименко*  
Корректор *Л. В. Сницарчук*

Сдано в наб. 17.06.87 Подл. в печ. 16.03.88 0,26 усл. п. л. 0,26 усл. кр.-отт. 0,10 уч.-изд. л.  
Тираж 4000 Цена 3 коп.

---

Ордена «Знак Почета» Издательство стандартов, 123840, Москва, ГСП,  
Новопроспектский пер., д. 3.  
Вильнюсская типография Издательства стандартов, ул. Дзялуся и Гирено, 39. Зак. 2957.