



15029-69
Кз. 1, 2

ГОСУДАРСТВЕННЫЙ СТАНДАРТ
СОЮЗА ССР

**МАШИНЫ ВЫЧИСЛИТЕЛЬНЫЕ
ЭЛЕКТРОННЫЕ И АППАРАТУРА
ПЕРЕДАЧИ ДАННЫХ**

**РАСПОЛОЖЕНИЕ 7-ЭЛЕМЕНТНОГО ДВОИЧНОГО КОДА
НА ПЕРФОЛЕНТАХ**

ГОСТ 15029—69

Издание официальное



ГОСУДАРСТВЕННЫЙ КОМИТЕТ
СТАНДАРТОВ
СОВЕТА МИНИСТРОВ СССР
Москва

10
мне:

Цена:

РАЗРАБОТАН Научно-исследовательским институтом счетного машиностроения

Гл. инженер Рязанкин В. Н.
Руководители — Бацкеин В. И., Виноградов В. Д.
Исполнитель Полякова Н. П.

ВНЕСЕН Министерством радиопромышленности

Начальник Технического управления Говядинов В. А.

ПОДГОТОВЛЕН К УТВЕРЖДЕНИЮ Отделом систем управления и вычислительной техники Комитета стандартов, мер и измерительных приборов при Совете Министров СССР

Начальник отдела Алмазов И. А.
Зам. начальника отдела Киселев Б. Р.
Ст. инженер Гушин Ю. М.

Отделом систем управления и вычислительной техники Всесоюзного научно-исследовательского института по нормализации в машиностроении (ВНИИНМАШ)

И. о. начальника отдела Васютович В. В.
Зам. начальника отдела Кретов В. М.
Ведущий инженер Толкачева И. З.
Ст. техник Кудрявцева Г. Ф.

УТВЕРЖДЕН Комитетом стандартов, мер и измерительных приборов при Совете Министров СССР 18 июня 1969 г. (протокол № 82)

Председатель Научно-технической комиссии Ивлев А. И.
Зам. председателя Фурсов Н. Д.
Члены комиссии — Руднев А. П., Шаронов Г. Н., Москвичев А. М.

ВВЕДЕН В ДЕЙСТВИЕ Постановлением Комитета стандартов, мер и измерительных приборов при Совете Министров СССР от 30 сентября 1969 г. № 1081

**МАШИНЫ ВЫЧИСЛИТЕЛЬНЫЕ ЭЛЕКТРОННЫЕ
И АППАРАТУРА ПЕРЕДАЧИ ДАННЫХ**

Расположение 7-элементного двоичного кода
на перфолентах

Electronic computers and transmitting data
equipment. The representation of 7-bit coded
character sets on punched tapes

**ГОСТ
15029—69**

Взамен
ГОСТ 10859—64
в части перфолент

Постановлением Комитета стандартов, мер и измерительных приборов при
Совете Министров СССР от 30/IX 1969 г. № 1081 срок введения установлен
с 1/VII 1970 г.

Несоблюдение стандарта преследуется по закону

1. Настоящий стандарт распространяется на вновь разрабатываемые электронные вычислительные машины и аппаратуру передачи данных и устанавливает способ расположения 7-элементного двоичного кода на перфолентах.

2. Набор алфавитно-цифровых, специальных и служебных символов и их двоичное обозначение для расположения информации на перфоленте должны соответствовать ГОСТ 13052—67.

3. Для расположения 7-элементного двоичного кода должна использоваться перфолента шириной 25,4 мм.

4. Информация должна наноситься на перфорационные ленты в виде отверстий (пробивок) по ГОСТ 10860—68.

5. Отсутствие перфорации означает «ноль», наличие — «единицу» информации двоичного кода.

6. К каждой комбинации должен добавляться 8-й проверочный элемент, значение которого равняется сумме по модулю два всех семи информационных элементов кодовой комбинации (проверка на четность). 8-й проверочный элемент должен быть расположен на 8-й дорожке перфоленты.

7. При последовательной передаче элементы кодовых комбинаций и 8-й проверочный элемент должны передаваться в следующем порядке: Э₁, Э₂, Э₃, Э₄, Э₅, Э₆, Э₇, Э₈, соответственно, на 1—8-й дорожках перфоленты.

Изменение № 1 ГОСТ 15029—69 Машины вычислительные электронные и аппаратура передачи данных. Расположение 7—элементного двоичного кода на перфолентах

Постановлением Государственного комитета СССР по стандартам от 30.10.79 № 4127 срок введения установлен

с 01.11.79

Наименование стандарта, пункты 1 и 3 Заменить слово: «7-элементного» на «7-битного».

(Продолжение см. стр. 166)

Пункт 2. Заменить ссылку: ГОСТ 13052—67 на ГОСТ 13052—74.

Пункты 6, 7. Заменить слово: «элемент» на «бит».

Пункт 7. Заменить обозначения: Э₁, Э₂, Э₃, Э₄, Э₅, Э₆, Э₇, Э₈ на б₁, б₂, б₃, б₄, б₅, б₆, б₇, б₈.

(ИУС № 12 1979 г.)

Изменение № 2 ГОСТ 15029-69 Машины вычислительные электронные и аппаратура передачи данных. Расположение 7-битного двоичного кода на перфолентах

Постановлением Государственного комитета СССР по стандартам от 23.04.86 № 1047 срок введения установлен

с 01.10.88

Наименование стандарта изложить в новой редакции: «Машины вычислительные и системы обработки данных. Представление 7-битного кода на перфоленте»

Computers and data processing systems. Punched card 7-byte code representation».

На обложке и первой странице под обозначением стандарта указать обозначение: (СТ СЭВ 5143-85).

Пункты 1, 2 изложить в новой редакции: «1. Настоящий стандарт распространяется на электронные вычислительные машины и аппаратуру передачи данных и устанавливает способ расположения символов 7-битного двоичного кода на перфоленте шириной 25,4 мм.

Стандарт полностью соответствует СТ СЭВ 5143-85.

2. Классификация, состав, обозначения и наименования алфавитно-цифровых наборов символов, специальные знаки, а также функциональные характеристики управляющих символов — по ГОСТ 19767-74.

Кодирование алфавитно-цифровых символов, специальных знаков и управляющих символов — по ГОСТ 13052-74.

Расширение состава набора символов — по СТ СЭВ 360-76».

Пункт 3 исключить.

Пункты 4-6 изложить в новой редакции: «4. Форма, размеры и расположение отверстий — по ГОСТ 10860-83 и по черт. 1.

Информационные дорожки должны быть обозначены цифрами.

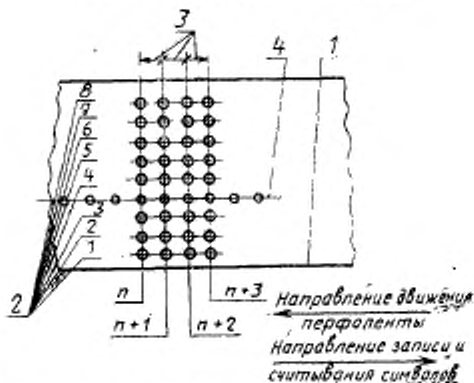
Транспортная дорожка должна быть расположена между третьей и четвертой информационными дорожками.

Основной край перфоленты должен быть расположен на стороне первых трех информационных и транспортных дорожек.

Примечание. Направление движения перфоленты является обратным от носительно последовательности символов.

(Продолжение см. с. 232)

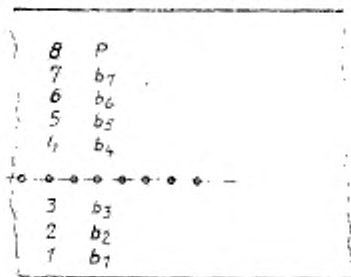
Расположение дорожек и символов



1—основной край, 2—информационные дорожки от 1 до 8;
3—информационные строки от n до $n+l$; 4—транспортная дорожка

Черт. 1

Расположение битов по информационным дорожкам



Черт. 2

5. Место для перфорации представляет один бит. Отсутствие перфорации должно означать «нуль», а наличие — «единицу» информации двоичного кода.

6. К каждой кодовой комбинации для обеспечения защиты от ошибок добавляется бит четности, который дополняет общее число единиц в каждой информационной строке до четного числа. Бит четности равняется сумме «два» по модулю всех семи информационных битов.

Биты символов от b_1 до b_7 должны быть распределены по дорожкам 1—7, а бит четности P должен быть расположен на 8-й дорожке в соответствии с черт. 2.

Пункт 7 исключить.

(ИУС № 7 1986 г.)

Сдано в наб. 10/IX 1970 г. Подп. в печ. 30/XII 1970 г. 0,25 л. л. Тир. 6000

Издательство стандартов, Москва, К-1, ул. Щусева, д. 4.
Вильнюсская типография Издательства стандартов, ул. Миндауга, 12/14. Зак. 4077